



Ingénieur conception logique

| | |
|--------------------------|--|
| Descriptif du poste : | Au sein d'une équipe pluridisciplinaire dans l'entreprise ou chez un de nos clients fabricant de composants microélectroniques, vous participez aux étapes de conception et de validation pour des blocs logiques dans le cadre de la conception de composants virtuels ou de circuits Système sur Puce (SoC). |
| Lieu du contrat : | région grenobloise |
| Type de contrat : | CDI |
| Durée du contrat : | |
| Expérience : | 1 an min. souhaité en conception logique |
| Formation : | Ingénieur ou Master 2 en microélectronique exigée |
| Qualification : | Cadre |
| Salaire indicatif : | Selon expérience (+/- 29-36 k€) |
| Durée hebdomadaire : | 39 heures |
| Déplacement : | |
| Taille de l'entreprise : | 170 |
| Secteur d'activité : | R & D en microélectronique |

CONNAISSANCES ET COMPETENCES SPECIFIQUES

| | |
|--|--|
| VHDL et/ou verilog | Outils de simulation logique (Modelsim, NC-Sim, SMASH) |
| Outil de synthèse / STA (Design compiler, Primitime, Synplify) | C et langage assembleur. |