



INGENIEUR DESIGN FOR TEST

Descriptif du poste :	En interaction avec l'équipe de conception et l'équipe de test industriel chez un de nos clients fabricant de composants micro-électroniques, vous garantissez la testabilité du circuit après fabrication. Vous mettez en place la testabilité et la génération des vecteurs de test : vous optimisez le temps de test, vous vérifiez le taux de couverture des fautes...
Lieu du contrat :	PACA ou région grenobloise
Type de contrat :	CDI
Durée du contrat :	
Expérience :	1 an min. souhaité en DfT
Formation :	Ingénieur ou Master 2 en microélectronique exigée
Qualification :	Cadre
Salaire indicatif :	Selon expérience (+/- 29-36 k€)
Durée hebdomadaire :	39 heures
Déplacement :	
Taille de l'entreprise :	170
Secteur d'activité :	R & D en microélectronique

CONNAISSANCES ET COMPETENCES SPECIFIQUES

Connaissances UNIX/Linux	CAO (DESIGN COMPILER, MAGMA, FastScan et aussi une bonne connaissance de TETRAMAX)
conception logique et DfT (BIST, ECC, ATPG,...)	Goût pour la programmation